

VHDL Test Bench Users Guide



!"

!"#\$

R

! " # \$

∇d

!"#\$

!"#\$

1) \$scope

\$) #* ! -) !\$ * % #) !)) !

1 / Document , crony?s

, !

0

!"#\$

\$, / % * !\$!!\$ # \$ *) % !\$!\$! *!

& 1 The DUT

! !* % !\$ - ! ! C*) !\$!!\$ #)) !! , !\$ - 1! !
C*) !\$!\$ # \$! # !* , !\$) % -

!"#\$

! *#! !\$! !\$! ! / ! ! ! ! *!, !\$ / ! \$!\$! ,!\$ % - ! *
/ ! %, - \$!\$ - !# !

!"#\$

1i<ur

!"#\$

!"#\$

!, 3 7! # ! ! / 4 ! # # !) ! # ! ! ! #) / *!
!) ! ! # \$!! °

!"#\$

:3

5 M :. I 1=

:. I 1=
:D.1 I 56 5 !•

!"#\$

#\$ #! ,! !\$ EE

!"#\$

+ Test 'nviron?ent !nstructions

+ 1 Default !nstructions

5

!"#\$

;: ; I 5
!\$!*#! /\$#\$! ! 5 C* # \$!*#! / !* C* # 3 #*!
! !\$!, /\$#\$ / #)

:3

: 1 :I 5; :7(I 5 3
: 1 :I 5; :7(I5 3

:

!"#\$

:3
U 7 (M :B

:B 22 LLL = : 1 -
5 I 5; M 5;

1 : .:1 : .: : I1
\$!*#! , !\$!*#!* , 0: 2p`

F

@.D

!"#\$

\$! !*#! Å 3 D D\$! !\$ % *! /\$! !) 5 , 3 !*#! - %) !)*# ! #!

!"#\$

#\$

/ Test Bench Generator Tool

\$! ! # \$, ! \$! 4 * ! \$! * # ! * , ! \$ # # ! - ! ! \$!) * ! # ! 4 ! \$
%PÒ

!"#\$

4 The Test Bench ,nd 0odels

\$! ! # \$!) / , # ! # *
) % ! \$ * ! \$! 3 # ! \$ -) ! \$! “ ,

!"#\$

5 1unctions *rovided By The Test Bench *acAa<e

. - ,* #!) #

n0d0e | #P`P.k!D2|3Y d! CæÒP) |#)| *!

!"#\$

,ppendi=,: '=a?ple Tb

:3 ! !f\$ 54. " 0!
189
5 !

!"#\$

G"U 1ree Docu?entation License

#* !! #
-

%\$! & ' . ,! / *) ! 1 #
? 4 .! ,!\$ " ! 7 5 2 9 .5
:-0p%\$ /! - 5AI ' Qp

!"#\$

!"#\$

! /) # . 7 B 7 , / \$ # \$! \$) +
% ! ! % -) ! \$

!"#\$

" ! !\$! (% *!\$!!
, *!\$ \$,!\$), # ! !\$ 7

!"#\$

!"#\$

@ = : 1= . = = 7 : .

A * 4 # #! # ! % ,!\$ #* !) !\$) #* !
) *) !\$ #) # !\$) -) * # ,!\$
!\$ - *) #* ! / !\$

!"#\$

1, #! !\$ #* ! : !!) 65#4 /)% ! 6
6)# ! 6 6 ! 6 !\$ C* !& #! ' ! (-
! ! & #! ' / ! # C* #\$ % % !\$ #!*
!!

%

< : ; 71 5 1=

A * !\$ \$

